

试卷代号:2090

座位号

中央广播电视大学 2008—2009 学年度第一学期“开放专科”期末考试

微机接口技术 试题

2009 年 1 月

题 号	一	二	三	四	五	总 分
分 数						

得 分	评卷人

一、单选题(本题共 40 分,每小题 4 分)

- 接口是硬件电路,其作用是()。
 - 仅能执行输入功能
 - 仅能执行输出功能
 - 实现微机与 I/O 设备之间的信号转换功能
- CPU 与存储器交换数据时,数据线上的数据是()。
 - 不断变化的
 - 稳定不变的
 - 是否变化与设备有关
- 8086CPU,在执行 in al,dx 指令时()。
 - 译码输出信号、写信号、存储器或外设控制信号同时有效
 - 译码输出信号、读信号、存储器或外设控制信号同时有效
 - 译码输出信号、存储器或外设控制信号同时有效
- 如下数据传送方式中速度最快的是()方式。
 - 无条件输入/输出
 - 查询输入/输出
 - DMA 输入/输出
- 8086 系列微机的地址线有()条。
 - 32
 - 16
 - 8
- 在数据 DMA 输入输出方式下,()。
 - 外设数据与存储器直接交换,并由 CPU 控制
 - 外设数据与存储器直接交换,无需 CPU 控制
 - 外设数据与 CPU 直接交换

得分	评卷人

四、简答题(本题共 10 分,每小题 5 分)

1. 简要说明设计接口时应如何考虑设计接口的地址。
2. 简述并行接口的作用。

得分	评卷人

五、分析设计题(本题共 20 分)

1. 设不完整电路如下图 B1 所示:在电路中,将可编程并行接口芯片 8255A 的引脚 \overline{RD} 和 RESET 与 CPU 的相应(引脚)引线相连,并将 74LS138 译码器的引脚 \overline{Y}_2 进行正确的连接。

(8 分)

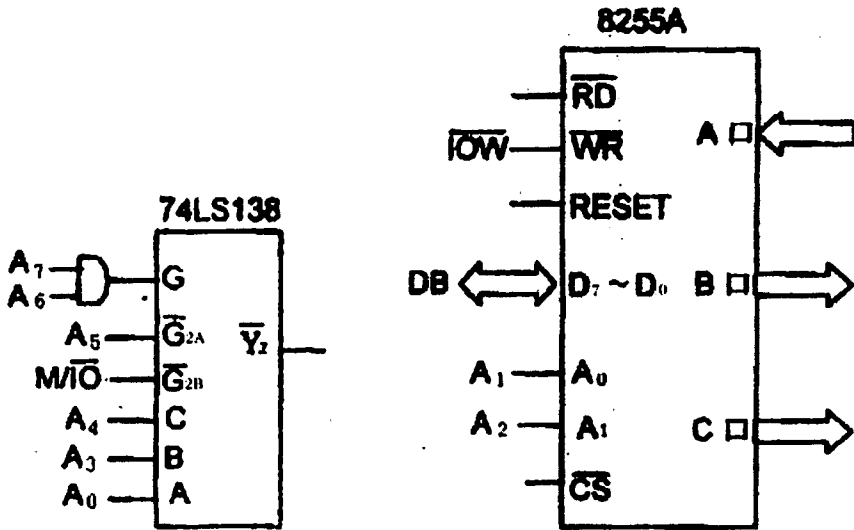


图 B1

2. 若 8255A 的控制字的含义如图 B2 所示,且要求其工作在方式 0、端口的输入、输出设置(输出数据设为 DADAB、DATA C)。请将不完整的初始化程序完整化,并进行正确注解。(12 分)

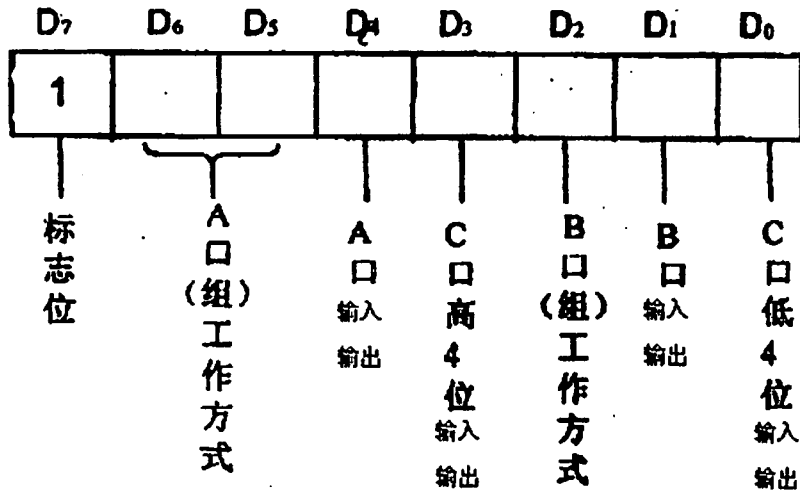


图 B2

不完整的初始化程序:

```

MOV     AL,90H           ;设置控制字
OUT     0CEH,AL         ;_____
IN      AL,_____H     ;读 A 口数据
MOV     AL,DATAB        ;送 B 口准备输出的数据
_____ 0CAH,AL         ;数据送出 B 口
MOV     AL,DATA C       ;送 C 口准备输出的数据
OUT     0CCH,_____   ;数据送出 C 口
    
```

试卷代号:2090

中央广播电视大学 2008—2009 学年度第一学期“开放专科”期末考试

微机接口技术 试题答案及评分标准

(供参考)

2009 年 1 月

一、单选题(本题共 40 分,每小题 4 分)

- | | | | | |
|------|------|------|------|-------|
| 1. C | 2. A | 3. B | 4. C | 5. B |
| 6. B | 7. C | 8. A | 9. A | 10. C |

二、判断题(本题共 20 分,每小题 4 分)

- | | | | | |
|------|------|------|------|------|
| 1. 错 | 2. 对 | 3. 错 | 4. 错 | 5. 对 |
|------|------|------|------|------|

三、填空题(本题共 10 分,每小题 2 分)

1. 地址
2. 三
3. 数字比较器
4. 两个
5. D/A 转换器

四、简答题(本题共 10 分,每小题 5 分)

评分标准:

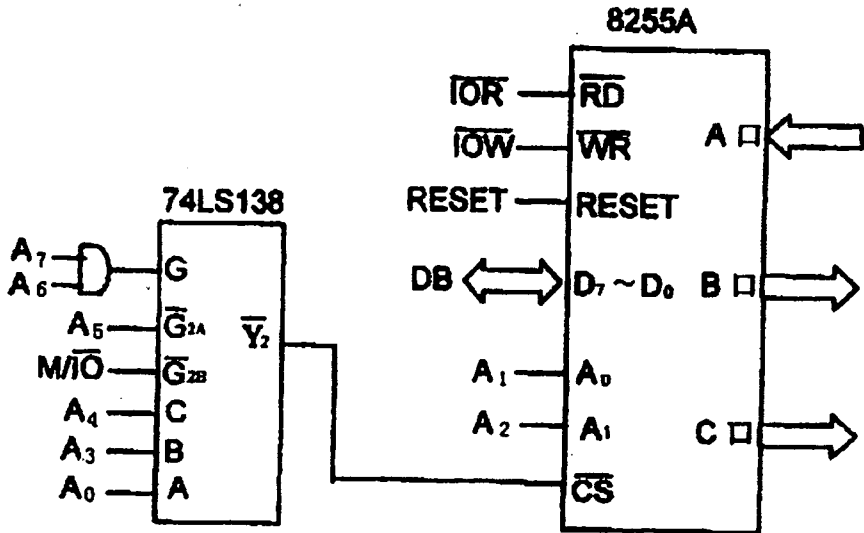
可用学生自己的语言描述,含义近似可认为正确;不要求完整性。

1. 答:不同接口(外设)应占用不同的地址;用户接口地址不能与其它系统已占用的地址重叠;用户接口地址也应尽量减少重叠。

2. 答:并行接口用于并行传输数据。位于系统总线和外设之间,起数据缓冲和匹配作用;用于近距离、高速传输场合。

五、分析设计题(本题共 20 分)

1. 电路连线如答图 B1 所示(8 分)



答图 B1

2. 完整初始化程序如下(12 分)

```

MOV    AL,90H           ;设置控制字
OUT    0CEH,AL         ;写控制字
IN     AL,0C8H         ;读 A 口数据
MOV    AL,DATAB        ;送 B 口准备输出的数据
OUT    0CAH,AL         ;数据送出 B 口
MOV    AL,DATA C       ;送 C 口准备输出的数据
OUT    0CCH,AL         ;数据送出 C 口
    
```