

试卷代号:2069

座位号

中央广播电视大学 2009—2010 学年度第二学期“开放专科”期末考试

计算机组成原理与汇编语言 试题

2010 年 7 月

题号	一	二	三	四	五	总分
分数						

得分	评卷人

一、单项选择题(在每小题的备选答案中,选出一个正确的答案,并将其代码填入括号内。每小题 3 分,共 36 分)

1. 设 $X = -0.1011$, 则 $(X)_{补}$ 为()。

- A. 1.1011
- B. 1.0100
- C. 1.0101
- D. 1.1001

2. ()表示法更方便用于表示浮点数中的阶码。

- A. 原码
- B. 补码
- C. 反码
- D. 移码

3. 操作数地址存放在寄存器的寻址方式称为()。

- A. 变址寻址
- B. 寄存器寻址
- C. 相对寻址
- D. 寄存器间接寻址

4. 某浮点数字长 16 位;其中阶码 4 位,含 1 位阶符,补码表示, $R=2$;尾数 12 位,含 1 位数符,补码表示;规格化。则其绝对值最小负数为()。

- A. $-2^7(1-2^{-11})$
- B. $2^{-8}(-2^{-1})$
- C. $2^7(-1)$
- D. $2^8(-1)$

5. 外存储器与内存储器相比,外存储器()。

- A. 速度快,容量大,成本高
- B. 速度慢,容量大,成本低
- C. 速度快,容量小,成本高
- D. 速度慢,容量大,成本高

6. 动态 RAM 的特点是()。
- A. 工作中存储内容动态地变化
 - B. 工作中需要动态地改变访存地址
 - C. 每隔一定时间刷新一遍
 - D. 每次读出后需根据原存内容全部刷新一遍
7. 变址寻址方式中,操作数的有效地址等于()。
- A. 基值寄存器内容加上形式地址
 - B. 变址寄存器内容加上形式地址
 - C. 堆栈指示器内容加上形式地址
 - D. 程序计数器内容加上形式地址
8. 半导体静态存储器 SRAM 的存储原理是()。
- A. 依靠双稳态触发电路
 - B. 依靠定时刷新
 - C. 依靠读后再生
 - D. 信息不再变化
9. 某存储器芯片的存储容量为 $8K \times 12$ 位,则它的地址线为()。
- A. 11
 - B. 12
 - C. 13
 - D. 14
10. 目前的计算机,从原理上讲()。
- A. 指令以二进制形式存放,数据以十进制形式存放
 - B. 指令以十进制形式存放,数据以二进制形式存放
 - C. 指令和数据都以二进制形式存放
 - D. 指令和数据都以十进制形式存放
11. 系统总线中地址线的功能是()。
- A. 用于选择主存单元地址
 - B. 用于选择进行信息传输的设备
 - C. 用于选择外存地址
 - D. 用于指定主存和 I/O 设备接口电路的地址
12. 脉冲型微命令的作用是()。
- A. 用脉冲边沿进行操作定时
 - B. 在该脉冲宽度时间内进行 ALU 操作
 - C. 在该脉冲宽度时间内进行数据传送
 - D. 在该脉冲宽度时间内打开数据传送通路

得 分	评卷人

二、改错题(下列各小题均有错,请针对题意改正其错误;或补充其不足。每小题 8 分,共 16 分)

1. 根据中断的定义,其主要特点是可以处理随机事件。
2. 仅当一条指令执行结束时,CPU 才能响应 DMA 请求。

得 分	评卷人

三、简答题(18 分)

简述常见的 I/O 接口分类方法有哪几种? 相应地可将 I/O 接口分为哪几类?

得 分	评卷人

四、分析题(每个 3 分,共 9 分)

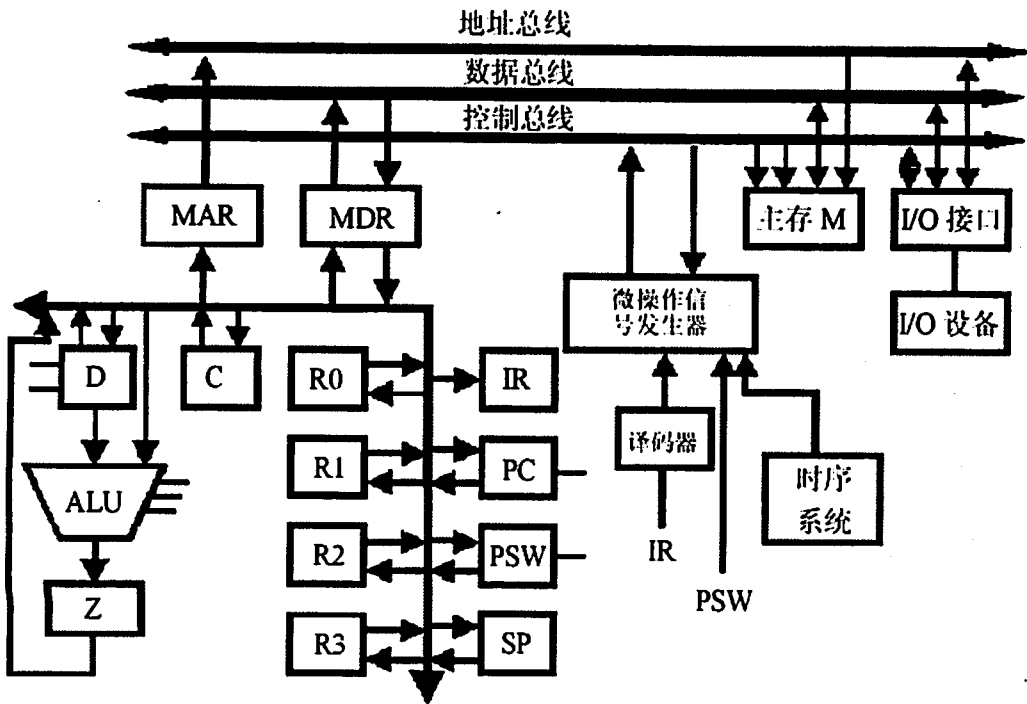
请指出下列指令是否正确?

- (1)MOV M1,M2
- (2)MOV AX,BH
- (3)AND 0F0H,AL

得分	评卷人

五、设计题(每个3分,共21分)

以如图所示的模型机组成为背景,按照你的理解,将执行指令“MOV(R₁),(R₂)”时的读取与执行流程的正确顺序,在下面()处用数字(1…7)标注出来。该指令的源操作数寻址方法采用寄存器间址方式,指定 R₂ 为间址寄存器;目的操作数也采用寄存器间址方式,指定 R₁ 为间址寄存器。



- () M→MDR→IR, PC+1→PC
- () R₂→MAR
- () PC→MAR
- () M→MDR→C
- () MDR→M
- () C→MDR
- () R₁→MAR

试卷代号:2069

中央广播电视大学 2009—2010 学年度第二学期“开放专科”期末考试

计算机组成原理与汇编语言 试题答案及评分标准

(供参考)

2010 年 7 月

一、单项选择题(每小题 3 分,共 36 分)

- | | | | | | |
|------|------|------|-------|-------|-------|
| 1. C | 2. D | 3. D | 4. B | 5. B | 6. C |
| 7. B | 8. A | 9. C | 10. C | 11. D | 12. A |

二、改错题(每小题 8 分,共 16 分)

1. 中断的主要特点应有两个,即程序切换(程序转移)和随机性。
2. 大多数计算机可在一个总线周期结束时响应 DMA 请求。

三、简答题(每个 6 分,共 18 分)

- (1)按数据传送格式分为:并行接口、串行接口。
- (2)按时序控制方式分为:同步接口、异步接口。
- (3)按传送控制方式分为:直接程序传送接口、中断接口、DMA 接口。

四、分析题(每个 3 分,共 9 分)

- (1)错误
- (2)错误
- (3)错误

五、设计题(每个 3 分,共 21 分)

- (2)M→MDR→IR,PC+1→PC
 - (3)R₂→MAR
 - (1)PC→MAR
 - (4)M→MDR→C
 - (7)MDR→M
 - (6)C→MDR
 - (5)R₁→MAR
- (注:C、D 可交换使用)