

- 得分 5. 脉冲型微命令的作用是()。
- A. 用脉冲边沿进行操作定时
 - B. 在该脉冲宽度时间内进行 ALU 操作
 - C. 在该脉冲宽度时间内进行数据传送
 - D. 在该脉冲宽度时间内打开数据传送通路
- 得分 6. 在 CPU 中,跟踪后继指令地指的寄存器是()。
- A. 指令寄存器
 - B. 程序计数器
 - C. 地址寄存器
 - D. 状态条件寄存器
- 得分 7. 目前的计算机,从原理上讲()。
- A. 指令以二进制形式存放,数据以十进制形式存放
 - B. 指令以十进制形式存放,数据以二进制形式存放
 - C. 指令和数据都以二进制形式存放
 - D. 指令和数据都以十进制形式存放
- 得分 8. 隐地址是指()的地址。
- A. 用寄存器号表示
 - B. 存放在主存单元中
 - C. 存放在寄存器中
 - D. 事先约定,指令中不必给出
- 得分 9. 当采用()对设备进行编址情况下,不需要专门的 I/O 指令组。
- A. 统一编址法
 - B. 单独编址法
 - C. 两者都是
 - D. 两者都不是
- 得分 10. 系统总线中地址线的功能是()。
- A. 用于选择主存单元地址
 - B. 用于选择进行信息传输的设备
 - C. 用于选择外存地址
 - D. 用于指定主存和 I/O 设备接口电路的地址
- 得分 11. 半导体静态存储器 SRAM 的存储原理是()。
- A. 依靠双稳态触发电路
 - B. 依靠定时刷新
 - C. 依靠读后再生
 - D. 信息不再变化
- 得分 12. 中断向量地址是()。
- A. 子程序入口地址
 - B. 中断服务程序入口地址
 - C. 中断服务程序入口地址的地址
 - D. 查询程序地址

得分	评卷人

二、改错题(下列各小题均有错,请针对题意改正其错误;或补充其不足。每小题 9 分,共 18 分)

得分 13. 仅当一条指令执行结束时,CPU 才能响应 DMA 请求。

得分 14. 在磁盘上存放文件时,如果一个磁道上放不完,则存放在同一记录面的下一个磁道上。

得分	评卷人

三、简答题(共 12 分)

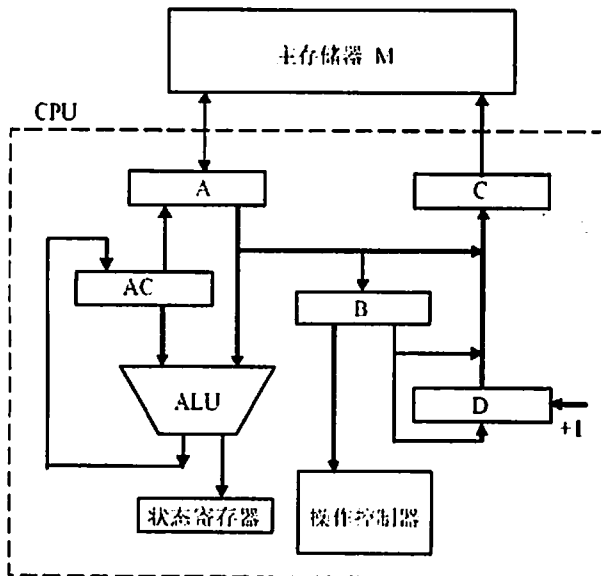
得分 15. CPU 在什么情况下可以响应中断?

得分	评卷人

四、分析题(每个 4 分,共 16 分)

得分 16. 以如图所示的 CPU 结构为背景,其中一个累加寄存器 AC,一个状态条件寄存器和其它四个寄存器,各部分之间的连线表示数据通路,箭头表示信息传送方向。

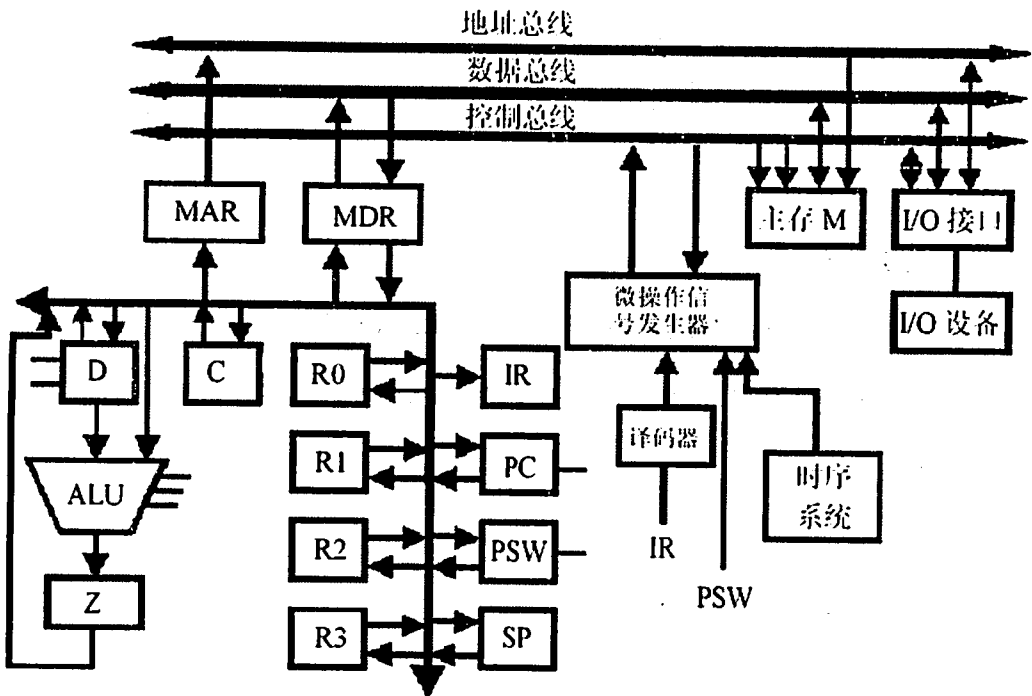
要求标明图中 A、C、B、D 四个寄存器的名称(其中指令寄存器 IR、程序计数器 PC、主存数据缓冲寄存器 MDR、主存地址寄存器 MAR)。



得分	评卷人

五、设计题(每个 3 分,共 18 分)

得分 17. 以如图所示的模型机组成为背景,按照你的理解,将执行指令“ADD R₁,R₂”时的读取与执行流程的正确顺序,在下面()处用数字(1…6)标注出来。该指令的源操作数与目的操作数寻址方法均采用寄存器寻址。



解:

- () M → MDR → IR, PC + 1 → PC
- () R₂ → D
- () Z → R₁
- () R₁ → C
- () C + D → Z
- () PC → MAR

试卷代号:2069

中央广播电视大学 2009—2010 学年度第一学期“开放专科”期末考试

计算机组成原理与汇编语言 试题答案及评分标准

(供参考)

2010 年 1 月

一、单项选择题(每小题 3 分,共 36 分)

- | | | | | | |
|------|------|------|-------|-------|-------|
| 1. B | 2. D | 3. C | 4. B | 5. A | 6. B |
| 7. C | 8. D | 9. A | 10. D | 11. A | 12. B |

二、改错题(每小题 9 分,共 18 分)

13. 大多数计算机可在一个总线周期结束时响应 DMA 请求。

14. 在磁盘上存放文件时,如果一个磁道上放不完,则存放在另一记录面的同一个磁道上,即按柱面存放。

三、简答题(共 12 分)

15. (1)CPU 收到外部的中断请求信号;
(2)处于开中断状态。
(3)未出现更高级别的中断请求;
(4)在现行指令结束时。

四、分析题(每个 4 分,共 16 分)

16. A 为主存数据缓冲寄存器 MDR
B 为指令寄存器 IR
C 为主存地址寄存器 MAR
D 为程序计数器 PC

五、设计题(每个 3 分,共 18 分)

17. 解:(2) $M \rightarrow MDR \rightarrow IR, PC+1 \rightarrow PC$

(3) $R_2 \rightarrow D$

(6) $Z \rightarrow R_1$

(4) $R_1 \rightarrow C$

(5) $C+D \rightarrow Z$

(1) $PC \rightarrow MAR$

(注:C、D 可交换使用)